



## Javier Valls Coquillat

Generado desde: Universitat Politècnica de València

Fecha del documento: 23/05/2024

**v 1.4.0**

acccfac307ec31d2dc55c86434bde97b

Este fichero electrónico (PDF) contiene incrustada la tecnología CVN (CVN-XML). La tecnología CVN de este fichero permite exportar e importar los datos curriculares desde y hacia cualquier base de datos compatible. Listado de Bases de Datos adaptadas disponible en <http://cvn.fecyt.es/>

**C****V****n**

CURRÍCULUM VÍTAE NORMALIZADO

acccfac307ec31d2dc55c86434bde97b

**Javier Valls Coquillat**

Apellidos:

**Valls Coquillat**

Nombre:

**Javier**



## Actividad docente

### Dirección de tesis doctorales y/o proyectos fin de carrera

- 1** **Título del trabajo:** Algoritmos y arquitecturas hardware para la implementación de OFDM en sistemas de comunicaciones ópticos  
**Tipo de proyecto:** Tesis Doctoral  
**Entidad de realización:** Universitat Politècnica de València  
**Alumno/a:** Bruno, Julián Santiago  
**Calificación obtenida:** SOBRESALIENTE (cum laude)  
**Fecha de defensa:** 14/03/2019  
**Mención de calidad:** Si
- 2** **Título del trabajo:** Design and implementation of decoders for error correction in high-speed communication systems.  
**Tipo de proyecto:** Tesis Doctoral  
**Entidad de realización:** Universitat Politècnica de València  
**Alumno/a:** Català Pérez, Joan Marc  
**Calificación obtenida:** SOBRESALIENTE (cum laude)  
**Fecha de defensa:** 07/07/2017  
**Mención de calidad:** Si
- 3** **Título del trabajo:** VLSI algorithms and architectures for non-binary-LDPC decoding  
**Tipo de proyecto:** Tesis Doctoral  
**Entidad de realización:** Universitat Politècnica de València  
**Alumno/a:** Lacruz Jucht, Jesús Omar  
**Calificación obtenida:** SOBRESALIENTE (cum laude)  
**Fecha de defensa:** 03/10/2016  
**Mención de calidad:** Si
- 4** **Título del trabajo:** Implementación VLSI del algoritmo de proyecciones sucesivas para detección de sistemas MIMO  
**Tipo de proyecto:** Tesis Doctoral  
**Entidad de realización:** Universitat Politècnica de València  
**Alumno/a:** Marín-Roig Ramón, José  
**Calificación obtenida:** SOBRESALIENTE (cum laude)  
**Fecha de defensa:** 22/01/2016  
**Mención de calidad:** Si



## Experiencia científica y tecnológica

### Grupos/equipos de investigación, desarrollo o innovación

**Nombre del grupo:** Instituto Universitario de Telecomunicación y Aplicaciones Multimedia

### Actividad científica o tecnológica

#### Proyectos de I+D+i financiados en convocatorias competitivas de Administraciones o entidades públicas y privadas

- 1** **Nombre del proyecto:** TECNOLOGÍAS ÓPTICAS SOSTENIBLES PARA COMUNICACIONES DE ACCESO CON ONDAS MILIMÉTRICAS Y LUZ VISIBLE EN REDES 6G (PID2021-126514OB-I00)  
**Entidad de realización:** Universitat Politècnica de València  
**Nombres investigadores principales (IP, Co-IP,...):** Vicenç Almenar Terre; Beatriz Ortega Tamarit  
**Nº de investigadores/as:** 11  
**Entidad/es financiadora/s:**  
AGENCIA ESTATAL DE INVESTIGACION  
**Fecha de inicio:** 01/09/2022 **Duración:** 2 años - 11 meses - 30 días  
**Cuantía total:** 214.412 €
- 2** **Nombre del proyecto:** Error Correction for Quantum Information Processing (PCI2022-132922)  
**Entidad de realización:** Universidad Complutense de Madrid  
**Nº de investigadores/as:** 3  
**Entidad/es financiadora/s:**  
Desconocido  
**Fecha de inicio:** 01/06/2022 **Duración:** 2 años - 11 meses - 30 días  
**Cuantía total:** 105.060 €
- 3** **Nombre del proyecto:** AYUDA PREDOCTORAL FPU-SALVADOR LLACER. PROYECTO: DISEÑO DE UNA RED HÍBRIDA POF-VLC EN ENTORNOS INTERIORES (FPU19/04648)  
**Grado de contribución:** Investigador/a  
**Entidad de realización:** Universitat Politècnica de València  
**Nombres investigadores principales (IP, Co-IP,...):** Javier Valls Coquillat  
**Nº de investigadores/as:** 2  
**Entidad/es financiadora/s:**  
MINISTERIO DE UNIVERSIDADES E INVESTIGACION  
**Fecha de inicio:** 31/10/2020 **Duración:** 4 años  
**Cuantía total:** 90.091,91 €
- 4** **Nombre del proyecto:** REDES OPTICAS HIBRIDAS ENERGICAMENTE EFICIENTES PARA COMUNICACIONES E ILUMINACION EN INTERIORES (RTI2018-101658-B-I00-AR)  
**Entidad de realización:** Universitat Politècnica de València



**Nombres investigadores principales (IP, Co-IP,...):** Vicenç Almenar Terre; Beatriz Ortega Tamarit

**Nº de investigadores/as:** 10

**Entidad/es financiadora/s:**

AGENCIA ESTATAL DE INVESTIGACION

**Fecha de inicio:** 01/01/2019

**Duración:** 3 años - 8 meses - 29 días

**Cuantía total:** 178.354 €

- 5 Nombre del proyecto:** TRATAMIENTO DIGITAL DE LA SEÑAL Y CORRECCION DE ERRORES EN TRANSMISION OPTICA MEDIANTE FIBRA MULTI-NUCLEO PARA REDES OPTICAS DE ACCESO Y DE TRANSPORTE CELULAR (TEC2015-70858-C2-2-R)

**Grado de contribución:** Investigador/a

**Entidad de realización:** Universitat Politècnica de València

**Nombres investigadores principales (IP, Co-IP,...):** Javier Valls Coquillat; Vicenç Almenar Terre

**Nº de investigadores/as:** 6

**Entidad/es financiadora/s:**

MINISTERIO DE ASUNTOS ECONOMICOS Y TRANSFORMACION DIGITAL

**Fecha de inicio:** 11/12/2017

**Duración:** 1 año - 6 meses - 19 días

**Cuantía total:** 190.817 €

- 6 Nombre del proyecto:** AYUDA GERONIMO FORTEZA PROYECTO DESARROLLO DE ALGORITMOS Y ARQUITECTURAS PARA LA IMPLEMENTACION HARDWARE DE LOS FEC (FPA/2014/059)

**Grado de contribución:** Investigador/a

**Entidad de realización:** Universitat Politècnica de València

**Nombres investigadores principales (IP, Co-IP,...):** Javier Valls Coquillat

**Nº de investigadores/as:** 1

**Entidad/es financiadora/s:**

GENERALITAT VALENCIANA

**Fecha de inicio:** 01/06/2014

**Duración:** 7 meses

**Cuantía total:** 9.300 €

- 7 Nombre del proyecto:** DISEÑO DE ALGORITMOS Y ARQUITECTURAS HARDWARE PARA LA DECODIFICACIÓN DE CÓDIGOS LDPC NO BINARIOS (SP20120625)

**Entidad de realización:** Universitat Politècnica de València

**Nombres investigadores principales (IP, Co-IP,...):** M<sup>a</sup> José Canet Subiela

**Nº de investigadores/as:** 4

**Entidad/es financiadora/s:**

UNIVERSIDAD POLITECNICA DE VALENCIA

**Fecha de inicio:** 31/12/2012

**Duración:** 2 años

**Cuantía total:** 5.500 €

- 8 Nombre del proyecto:** AYUDA FPU CONV 2010-GARCIA HERRERO (AP2010-5178)

**Entidad de realización:** Universitat Politècnica de València

**Nº de investigadores/as:** 3

**Entidad/es financiadora/s:**

MINISTERIO DE EDUCACION

**Fecha de inicio:** 01/01/2012

**Duración:** 3 años - 1 mes

**Cuantía total:** 57.111 €

**9 Nombre del proyecto:** ALGORITMOS Y ARQUITECTURAS DE FEC PARA FUTUROS SISTEMAS DE COMUNICACIONES (TEC2011-27916)**Grado de contribución:** Investigador/a**Entidad de realización:** Universitat Politècnica de València**Nombres investigadores principales (IP, Co-IP,...):** Javier Valls Coquillat**Nº de investigadores/as:** 9**Entidad/es financiadora/s:**

MINISTERIO DE ASUNTOS ECONOMICOS Y TRANSFORMACION DIGITAL

**Fecha de inicio:** 01/01/2012**Duración:** 2 años - 11 meses - 30 días**Cuantía total:** 147.862 €**10 Nombre del proyecto:** AYUDA VALI+D FORMACION-GARCIA HERRERO (ACIF/2011/023)**Grado de contribución:** Investigador/a**Entidad de realización:** Universitat Politècnica de València**Nombres investigadores principales (IP, Co-IP,...):** Javier Valls Coquillat**Nº de investigadores/as:** 2**Entidad/es financiadora/s:**

GENERALITAT VALENCIANA

**Fecha de inicio:** 01/03/2011**Duración:** 3 años**Cuantía total:** 18.494 €**Contratos, convenios o proyectos de I+D+i no competitivos con Administraciones o entidades públicas o privadas****1 Nombre del proyecto:** DISEÑO E IMPLEMENTACION EN FPGA DE FUNCIONES PARA UN RECEPTOR CON CANCELACION DE INTERFERENCIAS**Entidad de realización:** Universitat Politècnica de València**Nombres investigadores principales (IP, Co-IP,...):** Javier Valls Coquillat**Nº de investigadores/as:** 3**Entidad/es financiadora/s:**

INDRA SISTEMAS, S.A.

**Fecha de inicio:** 31/01/2014**Duración:** 7 meses - 1 día**Cuantía total:** 56.500 €**2 Nombre del proyecto:** DISEÑO E IMPLEMENTACION EN FPGA DE FUNCIONES PARA UN RECEPTOR CON CANCELACION DE INTERFERENCIAS**Entidad de realización:** Universitat Politècnica de València**Nombres investigadores principales (IP, Co-IP,...):** Javier Valls Coquillat**Nº de investigadores/as:** 3**Entidad/es financiadora/s:**

INDRA SISTEMAS, S.A.

**Fecha de inicio:** 01/06/2013**Duración:** 8 meses**Cuantía total:** 48.500 €**3 Nombre del proyecto:** DESARROLLO DE TECNOLOGIAS ELECTRONICAS**Entidad de realización:** Universitat Politècnica de València**Nombres investigadores principales (IP, Co-IP,...):** Javier Valls Coquillat**Nº de investigadores/as:** 8



**Entidad/es financiadora/s:**  
TECNATOM, S.A.

**Fecha de inicio:** 29/11/2010  
**Cuantía total:** 62.900 €

**Duración:** 3 años - 2 meses - 29 días

**4 Nombre del proyecto:** PRESTACIONES DE SERVICIO DE JAVIER VALLS COQUILLAT

**Entidad de realización:** Universitat Politècnica de València

**Nombres investigadores principales (IP, Co-IP,...):** Javier Valls Coquillat

**Nº de investigadores/as:** 2

**Entidad/es financiadora/s:**

INDRA ESPACIO, S.A.; ERZIA TECHNOLOGIES SL; TECNATOM, S.A.

**Fecha de inicio:** 10/05/2007  
**Cuantía total:** 65.444 €

**Duración:** 9 años - 7 meses - 20 días

## Actividades científicas y tecnológicas

### Producción científica

#### Publicaciones, documentos científicos y técnicos

- 1** Javier Valls Coquillat; Vicente Torres Carot; M<sup>a</sup> Asunción Pérez Pascual; Vicenç Almenar Terre. Hardware Architecture of a QAM Receiver for Short-Range Optical Communications. Journal of Lightwave Technology. 41, pp. 451 - 461. 2023. ISSN 0733-8724. DOI: 10.1109/JLT.2022.3217357  
**Tipo de producción:** Artículo científico **Tipo de soporte:** Revista
- 2** Pau Salvador Llàcer; Vicenç Almenar Terre; Juan Luis Corral González; Javier Valls Coquillat; M<sup>a</sup> José Canet Subiela. Model and Methodology to Characterize Phosphor-Based White LED Visible Light Communication Links. Sensors. 23, 4637, 2023. ISSN 1424-8220. DOI: 10.3390/s23104637  
**Tipo de producción:** Artículo científico **Tipo de soporte:** Revista
- 3** BANE VASIC; Javier Valls Coquillat; NITHIN RAVEENDRAN; Asit Kumar Pradhan; Narayanan Rengaswamy; Francisco Garcia-Herrero. Soft syndrome iterative decoding of quantum LDPC codes and hardware architectures. EPJ Quantum Technology. 10, 2023. ISSN 2196-0763. DOI: 10.1140/epjqt/s40507-023-00201-1  
**Tipo de producción:** Artículo científico **Tipo de soporte:** Revista
- 4** Pau Salvador Llàcer; Javier Valls Coquillat; Juan Luis Corral González; Vicenç Almenar Terre; M<sup>a</sup> José Canet Subiela. Linear Response Modeling of High Luminous Flux Phosphor-Coated White LEDs for VLC. Journal of Lightwave Technology. 40, pp. 3761 - 3767. 2022. ISSN 0733-8724. DOI: 10.1109/JLT.2022.3150907  
**Tipo de producción:** Artículo científico **Tipo de soporte:** Revista
- 5** Pau Salvador Llàcer; Javier Valls Coquillat; M<sup>a</sup> José Canet Subiela; Vicenç Almenar Terre; Juan Luis Corral González. On the Performance and Power Consumption of Bias-T Based Drivers for High Speed VLC. Journal of Lightwave Technology. 40, pp. 6078 - 6086. 2022. ISSN 0733-8724. DOI: 10.1109/JLT.2022.3190936  
**Tipo de producción:** Artículo científico **Tipo de soporte:** Revista
- 6** Javier Valls Coquillat; Francisco Miguel García Herrero; NITHIN RAVEENDRAN; BANE VASIC. Syndrome-Based Min-Sum vs OSD-0 Decoders: FPGA Implementation and Analysis for Quantum LDPC Codes. IEEE Access. 9, pp. 138734 - 138743. 2021. ISSN 2169-3536. DOI: 10.1109/ACCESS.2021.3118544



**Tipo de producción:** Artículo científico**Tipo de soporte:** Revista

- 7** M<sup>a</sup> Asunción Pérez Pascual; JULIAN SANTIAGO BRUNO; Vicenç Almenar Terre; Javier Valls Coquillat. A Computational Efficient Nyquist Shaping Approach for Short-Reach Optical Communications. Journal of Lightwave Technology (Online). 38, pp. 1651 - 1658. 2020. ISSN 1558-2213. DOI: 10.1109/JLT.2019.2961506

**Tipo de producción:** Artículo científico**Tipo de soporte:** Revista

- 8** Javier Valls Coquillat; Vicente Torres Carot; M<sup>a</sup> José Canet Subiela; Francisco Miguel García Herrero. A Test Vector Generation Method Based on Symbol Error Probabilities for Low-Complexity Chase Soft-Decision Reed-Solomon Decoding. IEEE Transactions on Circuits and Systems I Regular Papers. 66, pp. 2198 - 2207. 2019. ISSN 1549-8328. DOI: 10.1109/TCSI.2018.2882876

**Tipo de producción:** Artículo científico**Tipo de soporte:** Revista

- 9** JULIAN SANTIAGO BRUNO; Vicenç Almenar Terre; Javier Valls Coquillat. FPGA implementation of a 10 GS/s variable-length FFT for OFDM-based optical communication systems. Microprocessors and Microsystems. 64, pp. 195 - 204. 2019. ISSN 0141-9331. DOI: 10.1016/j.micpro.2018.12.002

**Tipo de producción:** Artículo científico**Tipo de soporte:** Revista

- 10** Gabriele Perrone; Javier Valls Coquillat; Vicente Torres Carot; Francisco Miguel García Herrero. Reed-Solomon Decoder Based on a Modified ePIBMA for Low-Latency 100 Gbps Communication Systems. Circuits Systems and Signal Processing. 38, pp. 1793 - 1810. 2019. ISSN 0278-081X. DOI: doi.org/10.1007/s00034-018-0938-x

**Tipo de producción:** Artículo científico**Tipo de soporte:** Revista

- 11** Joan Marc Català Pérez; JESUS OMAR LACRUZ JUCHT; Francisco Miguel García Herrero; Javier Valls Coquillat; David Declercq. Second Minimum Approximation for Min-Sum Decoders Suitable for High-Rate LDPC Codes. Circuits Systems and Signal Processing. 38, pp. 5068 - 5080. 2019. ISSN 0278-081X. DOI: 10.1007/s00034-019-01107-z

**Tipo de producción:** Artículo científico**Tipo de soporte:** Revista

- 12** Vicente Torres Carot; Javier Valls Coquillat; M<sup>a</sup> José Canet Subiela; Francisco Miguel García Herrero. Soft-Decision Low-Complexity Chase Decoders for the RS(255,239) Code. Electronics. 8, pp. 1 - 13. 2019. ISSN 2079-9292. DOI: 10.3390/electronics8010010

**Tipo de producción:** Artículo científico**Tipo de soporte:** Revista

- 13** JULIAN SANTIAGO BRUNO; Vicenç Almenar Terre; Javier Valls Coquillat; Juan Luis Corral González. Real-time 20.37 Gb/s optical OFDM receiver for PON IM/DD systems. Optics Express. 26, pp. 18817 - 18831. 2018. ISSN 1094-4087. DOI: 10.1364/OE.26.018817

**Tipo de producción:** Artículo científico**Tipo de soporte:** Revista

- 14** Vicente Torres Carot; Javier Valls Coquillat. A Fast and Low-Complexity Operator for the Computation of the Arctangent of a Complex Number. IEEE Transactions on Very Large Scale Integration (VLSI) Systems. 25, pp. 2663 - 2667. 2017. ISSN 1063-8210. DOI: 10.1109/TVLSI.2017.2700519

**Tipo de producción:** Artículo científico**Tipo de soporte:** Revista

- 15** Vicente Torres Carot; Javier Valls Coquillat; Richard Lyons. Fast- and Low-Complexity atan2(a,b) Approximation. IEEE Signal Processing Magazine. 34, pp. 164 - 169. 2017. ISSN 1053-5888. DOI: 10.1109/MSP.2017.2730898

**Tipo de producción:** Artículo científico**Tipo de soporte:** Revista

- 16** Vicente Torres Carot; Javier Valls Coquillat; M<sup>a</sup> José Canet Subiela. Optimised CORDIC-based atan2 computation for FPGA implementations. Electronics Letters. 53, pp. 1296 - 1298. 2017. ISSN 0013-5194. DOI: 10.1049/el.2017.2090

**Tipo de producción:** Artículo científico**Tipo de soporte:** Revista



- 17** JESUS OMAR LACRUZ JUCHT; Francisco Miguel García Herrero; M<sup>a</sup> José Canet Subiela; Javier Valls Coquillat. High-Performance NB-LDPC Decoder With Reduction of Message Exchange. IEEE Transactions on Very Large Scale Integration (VLSI) Systems. 24, pp. 1950 - 1961. 2015. ISSN 1063-8210. DOI: 10.1109/TVLSI.2015.2493041  
**Tipo de producción:** Artículo científico **Tipo de soporte:** Revista
- 18** JULIAN SANTIAGO BRUNO; Vicenç Almenar Terre; Javier Valls Coquillat; Juan Luis Corral González. Low-Complexity Time Synchronization Algorithm for Optical OFDM PON System Using a Directly Modulated DFB Laser. Journal of Optical Communications and Networking. 7, pp. 1025 - 1033. 2015. ISSN 1943-0620. DOI: 10.1364/JOCN.7.001025  
**Tipo de producción:** Artículo científico **Tipo de soporte:** Revista
- 19** JESUS OMAR LACRUZ JUCHT; Francisco Miguel García Herrero; Javier Valls Coquillat; David Declercq. One Minimum Only Trellis Decoder for Non-Binary Low-Density Parity-Check Codes. IEEE Transactions on Circuits and Systems I Regular Papers. 62, pp. 177 - 184. 2015. ISSN 1549-8328. DOI: 10.1109/TCSI.2014.2354753  
**Tipo de producción:** Artículo científico **Tipo de soporte:** Revista
- 20** JESUS OMAR LACRUZ JUCHT; Francisco Miguel García Herrero; M<sup>a</sup> José Canet Subiela; Javier Valls Coquillat. Reduced-Complexity Nonbinary LDPC Decoder for High-Order Galois Fields Based on Trellis Min-Max Algorithm. IEEE Transactions on Very Large Scale Integration (VLSI) Systems. 24, pp. 2643 - 2653. 2015. ISSN 1063-8210. DOI: 10.1109/TVLSI.2016.2514484  
**Tipo de producción:** Artículo científico **Tipo de soporte:** Revista
- 21** JESUS OMAR LACRUZ JUCHT; Francisco Miguel García Herrero; Javier Valls Coquillat. Reduction of Complexity for Nonbinary LDPC Decoders With Compressed Messages. IEEE Transactions on Very Large Scale Integration (VLSI) Systems. PP, pp. 2676 - 2679. 2015. ISSN 1063-8210. DOI: 10.1109/TVLSI.2014.2377194  
**Tipo de producción:** Artículo científico **Tipo de soporte:** Revista
- 22** JESUS OMAR LACRUZ JUCHT; Francisco Miguel García Herrero; David Declercq; Javier Valls Coquillat. Simplified Trellis Min-Max Decoder Architecture for Nonbinary Low-Density Parity-Check Codes. IEEE Transactions on Very Large Scale Integration (VLSI) Systems. PP, pp. 1783 - 1792. 2015. ISSN 1063-8210. DOI: 10.1109/TVLSI.2014.2344113  
**Tipo de producción:** Artículo científico **Tipo de soporte:** Revista
- 23** David Declercq; Francisco Miguel García Herrero; Erbao Li; Javier Valls Coquillat. Multiple-Vote Symbol Flipping Decoder for Non-Binary LDPC Codes. IEEE Transactions on Very Large Scale Integration (VLSI) Systems. 22, pp. 2256 - 2267. 2014. ISSN 1063-8210. DOI: 10.1109/TVLSI.2013.2292900  
**Tipo de producción:** Artículo científico **Tipo de soporte:** Revista
- 24** Francisco Miguel García Herrero; M<sup>a</sup> José Canet Subiela; Javier Valls Coquillat. Non-Binary LDPC Decoder Based on Simplified Enhanced Generalized Bit Flipping Algorithm. IEEE Transactions on Very Large Scale Integration (VLSI) Systems. 22, pp. 1455 - 1459. 2014. ISSN 1063-8210. DOI: 10.1109/TVLSI.2013.2276067  
**Tipo de producción:** Artículo científico **Tipo de soporte:** Revista
- 25** Francisco Miguel García Herrero; David Declercq; Javier Valls Coquillat. Non-Binary LDPC Decoder based on Symbol Flipping with Multiple Votes. IEEE Communications Letters. 18, pp. 749 - 752. 2014. ISSN 1089-7798. DOI: 10.1109/LCOMM.2014.030914.132867  
**Tipo de producción:** Artículo científico **Tipo de soporte:** Revista
- 26** Fabian Enrique Angarita Preciado; Javier Valls Coquillat; Vicenç Almenar Terre; Vicente Torres Carot. Reduced-Complexity Min-Sum Algorithm for Decoding LDPC Codes with Low Error-Floor. IEEE Transactions on Circuits and Systems I Regular Papers. 61, pp. 2150 - 2158. 2014. ISSN 1549-8328. DOI: 10.1109/TCSI.2014.2304660  
**Tipo de producción:** Artículo científico **Tipo de soporte:** Revista

- 27** Joan Marc Català Pérez; Francisco Miguel García Herrero; Javier Valls Coquillat; K. Liu Liu; Shu Lin. Reduction of complexity for Non-binary LDPC decoders with compressed messages. IEEE Communications Letters. 18, pp. 2065 - 2268. 2014. ISSN 1089-7798. DOI: 10.1109/LCOMM.2014.2363112  
**Tipo de producción:** Artículo científico **Tipo de soporte:** Revista
- 28** Pramod Kumar Meher; Javier Valls Coquillat; Tso-Bing Juang; K Sridharan; Koushik Maharatna. CORDIC Circuits. ARITHMETIC CIRCUITS FOR DSP APPLICATIONS. 5, pp. 149 - 185. WILEY, 2017. ISBN 978-1-119-20677-4  
**Tipo de producción:** Capítulo de libro **Tipo de soporte:** Libro

### Trabajos presentados en congresos nacionales o internacionales

- 1** **Título del trabajo:** Dynamic Non-linear Model for High Luminous Flux Blue LED  
**Nombre del congreso:** Optical Wireless Communication Conference 2023  
**Ciudad de celebración:** Eindhoven, The Netherlands,  
**Fecha de celebración:** 15/12/2023  
Pau Salvador Llàcer; Juan Luis Corral González; Javier Valls Coquillat; M<sup>a</sup> José Canet Subiela; Vicenç Almenar Terre; Jean-Paul M. G. Linnartz. pp. 1 - 4.
- 2** **Título del trabajo:** High-Throughput One-Channel RS(255,239) Decoder  
**Nombre del congreso:** 21st Euromicro Conference on Digital System Design (DSD 2018)  
**Ciudad de celebración:** Prague, Czech Republic,  
**Fecha de celebración:** 31/08/2018  
Gabriele Perrone; Javier Valls Coquillat; Vicente Torres Carot; Francisco Miguel García Herrero. "2018 21st Euromicro Conference on Digital System Design (DSD)". pp. 110 - 114. IEEE, ISSN 978-1-5386-7376-8
- 3** **Título del trabajo:** Multidimensional multiplexing in multicore fibre for hybrid optical backhaul provision: The XCORE approach  
**Nombre del congreso:** 20th International Conference on Transparent Optical Networks (ICTON 2018)  
**Ciudad de celebración:** Bucharest, Romania,  
**Fecha de celebración:** 05/07/2018  
Roberto Llorente Sáez; María Morant Pérez; JULIAN SANTIAGO BRUNO; Vicenç Almenar Terre; Juan Luis Corral González; José Miguel Fuster Escuder; Javier Valls Coquillat. "2018 20th Anniversary International Conference on Transparent Optical Networks (ICTON 2018)". pp. 1 - 4. IEEE, ISSN 978-1-5386-6604-3
- 4** **Título del trabajo:** Soft-decision LCC Decoder Architecture with  $\eta=4$  for RS(255,239)  
**Nombre del congreso:** 16th IEEE International New Circuits and Systems Conference (NEWCAS 2018)  
**Ciudad de celebración:** Montréal, Canada,  
**Fecha de celebración:** 27/06/2018  
Vicente Torres Carot; Javier Valls Coquillat; M<sup>a</sup> José Canet Subiela; Francisco Miguel García Herrero. "2018 16th IEEE International New Circuits and Systems Conference (NEWCAS)". pp. 305 - 308. IEEE, ISSN 978-1-5386-4859-9
- 5** **Título del trabajo:** Algoritmo paralelo de sincronización de tiempo para sistemas OFDM ópticos utilizando un dispositivo FPGA Virtex-7  
**Nombre del congreso:** XV Jornadas de Computación Reconfigurable y Aplicaciones (JCRA 2015)  
**Ciudad de celebración:** Córdoba,  
**Fecha de celebración:** 25/09/2015  
JULIAN SANTIAGO BRUNO; Vicenç Almenar Terre; Javier Valls Coquillat; Juan Luis Corral González. pp. 0 - 0.



- 6 Título del trabajo:** A 630 Mbps non-binary decoder for FPGA  
**Nombre del congreso:** IEEE International Symposium on Circuits and Systems (ISCAS 2015)  
**Fecha de celebración:** 27/05/2015  
JESUS OMAR LACRUZ JUCHT; Francisco Miguel García Herrero; M<sup>a</sup> José Canet Subiela; Javier Valls Coquillat; M<sup>a</sup> Asunción Pérez Pascual. "Proceedings - IEEE International Symposium on Circuits and Systems". pp. 1989 - 1992. IEEE,
- 7 Título del trabajo:** Decodificador de baja complejidad para códigos LDPC con grado de nodo variable reducido  
**Nombre del congreso:** XXIX Simposium Nacional de la Unión Científica Internacional de Radio (URSI 2014)  
**Ciudad de celebración:** Valencia, Spain,  
**Fecha de celebración:** 05/09/2014  
Joan Marc Català Pérez; Francisco Miguel García Herrero; Javier Valls Coquillat. "XXIX Simposium Nacional de la Unión Científica Internacional de Radio". pp. 1 - 4. Editorial Universitat Politècnica de València, ISSN 978-84-9048-264-3
- 8 Título del trabajo:** Diseño e Implementación de una FFT de alta velocidad para OFDM en comunicaciones ópticas  
**Nombre del congreso:** XXIX Simposium Nacional de la Unión Científica Internacional de Radio (URSI 2014)  
**Ciudad de celebración:** Valencia, Spain,  
**Fecha de celebración:** 05/09/2014  
JULIAN SANTIAGO BRUNO; Javier Valls Coquillat; Vicenç Almenar Terre. "XXIX Simposium Nacional de la Unión Científica Internacional de Radio". pp. 143 - 146. Editorial Universitat Politècnica de València, ISSN 978-84-9048-264-3
- 9 Título del trabajo:** A Symbol Flipping Decoder for NB-LDPC relying on Multiple Votes  
**Nombre del congreso:** 8th International Symposium on Turbo Codes & Iterative Information Processing  
**Ciudad de celebración:** Bremen, Germany,  
**Fecha de celebración:** 22/08/2014  
Francisco Miguel García Herrero; David Declercq; Javier Valls Coquillat. "2014 8th International Symposium on Turbo Codes & Iterative Information Processing". pp. 1 - 4. IEEE, ISSN 978-1-4799-5985-3

## Otros méritos

### Períodos de actividad investigadora

**Nº de tramos reconocidos:** 5

**Entidad acreditante:** Comisión Nacional Evaluadora de la Actividad Investigadora (CNEAI)



## Acreditaciones/reconocimientos obtenidos

**Descripción:** Quinquenios

**Nº de tramos reconocidos:** 5

## Resumen de otros méritos

**Descripción del mérito:** Miembro de la Comisión de selección de proyectos del Plan Nacional de Proyectos de Investigación Fundamental del Área de tecnologías de Electrónica y de las Comunicaciones (TEC), subprograma de Tecnología de IComunicaciones (TMC), nombrado por la Dirección General de Investigación Científica y Técnica del Ministerio de Economía y Competitividad. 2012